

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関  
国際事務局



(43) 国際公開日  
2005 年 9 月 9 日 (09.09.2005)

PCT

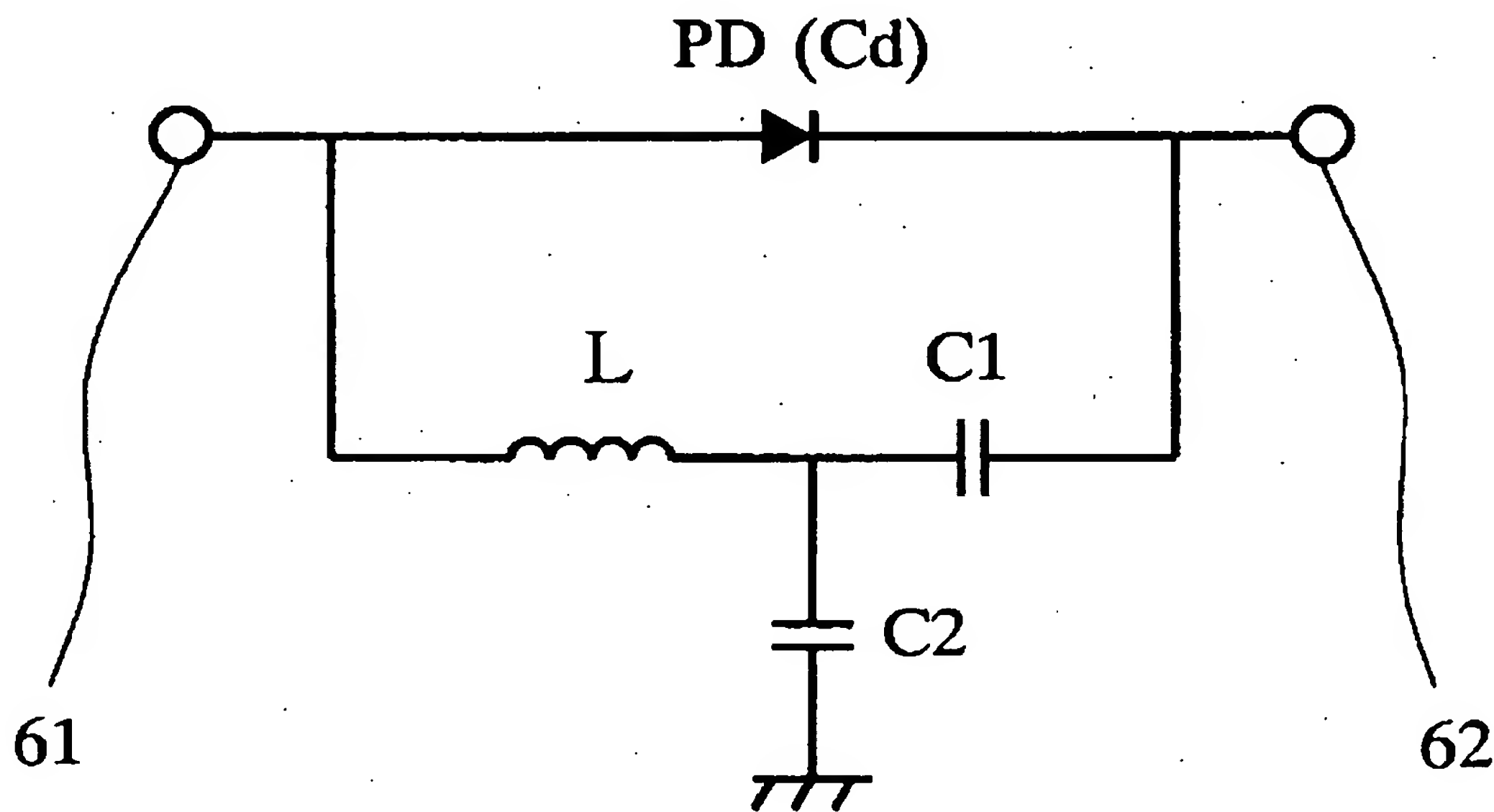
(10) 国際公開番号  
WO 2005/083893 A1

- (51) 国際特許分類: H04B 1/40 (72) 発明者; および  
(21) 国際出願番号: PCT/JP2005/000762 (75) 発明者/出願人 (米国についてのみ): 前田 真吾 (MAEDA, Shingo) [JP/JP]; 〒5770002 大阪府東大阪市 稲田上町 1-2 3-5 1-D 2 0 5 Osaka (JP).  
(22) 国際出願日: 2005 年 1 月 21 日 (21.01.2005) (74) 代理人: 芝野 正雅 (SHIBANO, Masanori); 〒5708677 大阪府守口市京阪本通 2 丁目 5 番 5 号 三洋電機株式会社内 芝野特許事務所 Osaka (JP).  
(25) 国際出願の言語: 日本語 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.  
(26) 国際公開の言語: 日本語  
(30) 優先権データ: 特願2004-055787 2004 年 3 月 1 日 (01.03.2004) JP  
(71) 出願人 (米国を除く全ての指定国について): 三洋電機株式会社 (SANYO ELECTRIC CO., LTD.) [JP/JP]; 〒5708677 大阪府守口市京阪本通 2 丁目 5 番 5 号 Osaka (JP).

[続葉有]

(54) Title: ISOLATION TRAP CIRCUIT, ANTENNA SWITCH MODULE AND TRANSMISSION CIRCUIT

(54) 発明の名称: アイソレーショントラップ回路、アンテナスイッチモジュール、及び送信回路



(57) Abstract: An isolation trap circuit connects a PIN diode PD and an inductor L with a first terminal (61) in parallel, connects a capacitor C1 with the inductor L in series, connects the PIN diode PD and the capacitor C1 with a second terminal (62) in parallel, connects a capacitor C2 between the first terminal (61) and the inductor L or between the inductor L and the capacitor C1 or between the capacitor C1 and the second terminal (62), and is grounded.

(57) 要約: 本発明に係るアイソレーショントラップ回路は、第1の端子(61)に対してPINダイオードPDとインダクタLを並列に接続し、前記インダクタLに対してコンデンサC1を直列に接続すると

[続葉有]

WO 2005/083893 A1



(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

共に、第2の端子(62)に対して前記PINダイオードPDとコンデンサC1を並列に接続し、更に第1の端子(61)とインダクタLとの間、又はインダクタLとコンデンサC1との間、又はコンデンサC1と第2の端子(62)との間に、コンデンサC2を接続して接地することを特徴とする。